

Q78336³
10/1

BREVET D'INVENTION

CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION

COPIE OFFICIELLE

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

Fait à Paris, le 15 OCT. 2003

Pour le Directeur général de l'Institut
national de la propriété industrielle
Le Chef du Département des brevets

Martine PLANCHE

INSTITUT
NATIONAL DE
LA PROPRIÉTÉ
INDUSTRIELLE

SIEGE
26 bis, rue de Saint Petersburg
75800 PARIS cedex 08
Téléphone : 33 (0)1 53 04 53 04
Télécopie : 33 (0)1 53 04 45 23
www.inpi.fr

THIS PAGE BLANK (USPTO)

REQUÊTE EN DÉLIVRANCE 1/2

Cet imprimé est à remplir lisiblement à l'encre noire

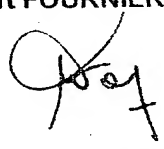
DE 543 W (2F.05/9)

REMISE DES PIÈCES DATE 5 DEC 2002 LIEU 75 INPI PARIS N° D'ENREGISTREMENT 0215331 NATIONAL ATTRIBUÉ PAR L'INPI DATE DE DÉPÔT ATTRIBUÉE PAR L'INPI 05 DEC. 2002		1 NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE • COMPAGNIE FINANCIERE ALCATEL Département PI Michel Robert FOURNIER 30 avenue Kléber 75116 PARIS	
Vos références pour ce dossier (facultatif) 103825/RF/OOCD/TPM		14	
Confirmation d'un dépôt par télécopie <input type="checkbox"/> N° attribué par l'INPI à la télécopie			
2 NATURE DE LA DEMANDE		Cochez l'une des 4 cases suivantes	
Demande de brevet		<input checked="" type="checkbox"/>	
Demande de certificat d'utilité		<input type="checkbox"/>	
Demande divisionnaire		<input type="checkbox"/>	
<i>Demande de brevet initiale</i> N° _____ Date ____/____/____		<i>ou demande de certificat d'utilité initiale</i> N° _____ Date ____/____/____	
Transformation d'une demande de brevet européen <i>Demande de brevet initiale</i> N° _____ Date ____/____/____			
3 TITRE DE L'INVENTION (200 caractères ou espaces maximum) PROCEDE DE FABRICATION D'UN MODULE ELECTRONIQUE COMPORTANT UN COMPOSANT ACTIF SUR UNE EMBASE			
4 DÉCLARATION DE PRIORITÉ OU REQUÊTE DU BÉNÉFICE DE LA DATE DE DÉPÔT D'UNE DEMANDE ANTÉRIEURE FRANÇAISE		Pays ou organisation _____ N° _____ Date ____/____/____ Pays ou organisation _____ N° _____ Date ____/____/____ Pays ou organisation _____ N° _____ Date ____/____/____ <input type="checkbox"/> S'il y a d'autres priorités, cochez la case et utilisez l'imprimé «Suite»	
5 DEMANDEUR		<input type="checkbox"/> S'il y a d'autres demandeurs, cochez la case et utilisez l'imprimé «Suite»	
Nom ou dénomination sociale		ALCATEL	
Prénoms			
Forme juridique		Société Anonyme	
N° SIREN		5.4.2.0.1.9.0.9.6	
Code APE-NAF			
Adresse	Rue	54, rue La Boétie	
	Code postal et ville	75008 PARIS	
Pays		FRANCE	
Nationalité		Française	
N° de téléphone (facultatif)			
N° de télécopie (facultatif)			
Adresse électronique (facultatif)			



BREVET D'INVENTION CERTIFICAT D'UTILITÉ

REQUÊTE EN DÉLIVRANCE 2/2

REMISE DES PIÈCES DATE 5 DEC 2002 LIEU 75 INPI PARIS N° D'ENREGISTREMENT 0215331 NATIONAL ATTRIBUÉ PAR L'INPI		Réservé à l'INPI	
Vos références pour ce dossier : <i>(facultatif)</i>		103825/RF/OOCD/TPM 14	
6 MANDATAIRE			
Nom		FOURNIER	
Prénom		Michel Robert	
Cabinet ou Société		Compagnie Financière Alcatel	
N° de pouvoir permanent et/ou de lien contractuel		PG 9222	
Adresse	Rue	30 Avenue Kléber	
	Code postal et ville	75116	PARIS
N° de téléphone <i>(facultatif)</i>			
N° de télécopie <i>(facultatif)</i>			
Adresse électronique <i>(facultatif)</i>			
7 INVENTEUR (S)			
Les inventeurs sont les demandeurs		<input type="checkbox"/> Oui <input checked="" type="checkbox"/> Non Dans ce cas fournir une désignation d'inventeur(s) séparée	
8 RAPPORT DE RECHERCHE		Uniquement pour une demande de brevet (y compris division et transformation)	
Établissement immédiat ou établissement différé		<input checked="" type="checkbox"/> <input type="checkbox"/>	
Paiement échelonné de la redevance		Paiement en trois versements, uniquement pour les personnes physiques <input type="checkbox"/> Oui <input checked="" type="checkbox"/> Non	
9 RÉDUCTION DU TAUX DES REDEVANCES		Uniquement pour les personnes physiques <input type="checkbox"/> Requête pour la première fois pour cette invention <i>(joindre un avis de non-imposition)</i> <input type="checkbox"/> Requête antérieurement à ce dépôt <i>(joindre une copie de la décision d'admission pour cette invention ou indiquer sa référence)</i>	
Si vous avez utilisé l'imprimé «Suite», indiquez le nombre de pages jointes			
10 SIGNATURE DU DEMANDEUR XX DU MANDATAIRE (Nom et qualité du signataire)		VISA DE LA PRÉFECTURE OU DE L'INPI L. MARIELLO	
Michel Robert FOURNIER / LC 40 B 			

PROCEDE DE FABRICATION D'UN MODULE ELECTRONIQUE COMPORTANT
UN COMPOSANT ACTIF SUR UNE EMBASE

L'invention se situe dans le domaine des dispositifs
5 électroniques ou optoélectroniques destinés à fonctionner à
très haute fréquence.

De tels dispositifs sont notamment utilisés dans les
systèmes de transmission à haut débit, par exemple de
l'ordre de 10 gigabits par seconde ou davantage. Beaucoup de
10 ces dispositifs sont réalisés sous forme de modules qui
nécessitent des montages de composants actifs, souvent
monolithiques (puces), sur des embases (aussi appelées
"substrat"). L'embase sert à la fois de support mécanique et
d'interface électrique pour l'alimentation électrique du ou
15 des composants actifs et pour leur appliquer ou en extraire
des signaux électriques.

Par exemple, dans le cas des systèmes de transmission
optique, les composants optoélectroniques concernés sont
typiquement les modulateurs électro-optiques à
20 électroabsorption, les photodétecteurs (photodiodes) ou
encore les sources laser à commande de modulation directe.
Sont également concernés les composants actifs purement
électroniques, telles que les transistors ou circuits
intégrés, utilisés dans les circuits électroniques
25 hyperfréquence associés. Dans la suite, l'invention sera
exposée en décrivant plus particulièrement le cas des
photodiodes, bien qu'elle concerne également de nombreux
autres types de composants et en particulier ceux mentionnés
ci-dessus.

30 La fréquence maximale de fonctionnement de ces
dispositifs est d'abord conditionnée par la technologie et
la conception des composants utilisés. Mais elle dépend
aussi grandement de la façon dont sont réalisées les
interconnexions entre les composants et les embases sur
35 lesquelles ils sont montés.

Un type de montage particulièrement performant de ce
point de vue est le montage dit "flip-chip" selon lequel la

totalité ou une partie des électrodes d'une puce constituant le composant sont disposés sur une même face pour pouvoir les connectées sans câblage à des plots ou zones de contact homologues de l'embase. Les électrodes de la puce ont la forme de plots et sont directement soudées sur les zones de contact de l'embase grâce à un matériau de soudage, par exemple un alliage or/étain AuSn recouvrant les zones de contact.

Le procédé permettant de réaliser un tel montage consiste au préalable à prévoir sur une face de la puce et sur une face de l'embase des plots et zones de contact homologues positionnés pour pouvoir se correspondre lorsque ces faces sont en vis-à-vis. Les zones de contact de l'embase comportent chacune à leur surface une quantité de matériau de soudage. En outre, les faces de la puce et de l'embase sont généralement munies de butées de positionnement horizontal permettant lors du montage de faire coïncider les plots et zones de contact homologues avec précision (méthode dite d'auto-alignement). On prévoit aussi des butées de positionnement vertical de la puce sur l'embase. Dans le cas des dispositifs optoélectroniques, il est important de réaliser ces butées avec précision en vue de permettre un bon couplage optique du composant avec d'autres éléments optiques montés ou s'appuyant sur l'embase.

Pour effectuer le montage, on place la puce de sorte que ses plots se trouvent en vis-à-vis respectivement avec les faces des zones de contact homologues de l'embase. On chauffe ensuite en une ou plusieurs fois l'ensemble à une température suffisante pour faire fondre le matériau de soudage qui vient mouiller en surface les plots de la puce. Par un choix approprié des matériaux de contact, des dimensions des zones de contact de l'embase et des plots de la puce, ainsi que des volumes de soudure, on fait en sorte que la fusion de la soudure crée en s'étalant une force résultante d'attraction entre la puce et l'embase. Une des

conditions en particulier pour obtenir une force d'attraction entre un plot de la puce et une zone de contact de l'embase est que la surface du plot soit supérieure à celle de la zone.

- 5 Dans ces conditions, cette étape de fusion assure une mise en appui des butées de positionnement horizontal et vertical de la puce sur celles qui leur correspondent sur l'embase.

10 Ainsi, le placement, la fixation mécanique de la puce sur l'embase et les interconnexions électriques entre la puce et l'embase sont effectués simultanément au cours de cette même étape de fusion.

Grâce à l'absence de câblage, la fréquence de coupure d'un module obtenu par le montage "flip-chip" rappelé ci-dessus est limitée principalement par sa capacité équivalente. Dans le cas des photodiodes par exemple, cette technique a permis de réaliser des modules ayant une fréquence de coupure supérieure à 10 GHz et donc pouvant détecter un signal dont le débit est de 10 Gbit/s.

- 20 En vue d'atteindre des débits encore plus élevés, on sait réaliser des photodiodes capables de fonctionner au delà de 40 Gbit/s, grâce à des structures présentant une faible capacité intrinsèque. Pour cela, on est conduit à diminuer la surface de la partie active ainsi que celle d'au moins une des électrodes par lesquelles transite le signal électrique modulé. Pour un dimensionnement optimal, il convient que cette électrode aient des dimensions analogues à celles de la partie active. Cette dernière observation est également valable pour tout type de composant destiné à
30 fonctionner à très haute fréquence.

Ainsi, dans le cas d'une photodiode, un fonctionnement à 40 Gbit/s impose une surface active et donc une surface d'électrode qui ne dépasse pas $100 \mu\text{m}^2$. Or, avec le procédé de montage "flip-chip" décrit ci-dessus utilisant une fusion
35 de soudure, les dimensions des plots de contact sur la puce et des zones de contact sur l'embase sont difficilement

inférieures à 30 μm environ. De plus, une surface réduite des plots et des zones de contact implique une force d'attraction limitée entre la puce et l'embase. Ce procédé n'est donc pas adapté au montage de composants munis de très
5 petites électrodes compatibles avec des fonctionnements à des fréquences nettement supérieures à 10 GHz.

Pour échapper à cette limitation, on peut envisager d'utiliser d'autres procédés qui permettent de souder des surfaces d'électrodes plus faibles.

10 C'est le cas en particulier du procédé de soudage par thermocompression. Dans son principe, ce procédé permet de souder des éléments métalliques de compositions appropriées en réalisant une diffusion métal-métal par une mise en contact prolongée et sous pression de ces éléments à une
15 température relativement élevée, mais inférieure à la température de fusion des métaux ou alliages utilisés. L'absence de fusion autorise la formation de points de contact particulièrement petits et de dimensions bien contrôlables. Le métal le plus adapté au soudage par
20 thermocompression est l'or, mais d'autres métaux sont utilisables, par exemple l'aluminium, le cuivre, ainsi que des alliages de ces métaux.

Pour réaliser l'assemblage d'une puce sur une embase par thermocompression, tout en restant dans la configuration
25 flip-chip décrite précédemment, on devra d'abord prévoir sur l'ensemble des plots de la puce et des zones de contact de l'embase des couches métalliques de compositions adaptées à ce procédé, typiquement en or. Il faut ensuite placer la
puce sur l'embase en mettant en contact les couches
30 métalliques de la puce avec les couches homologues de l'embase. Puis, on doit chauffer l'ensemble tout en appliquant pendant une durée déterminée une force pour comprimer les couches métalliques des plots de la puce sur les couches homologues de l'embase.

35 Par rapport au procédé classique, le procédé par thermocompression, qui vient d'être envisagé présente

toutefois les inconvénients qu'il ne permet pas de bénéficier des avantages de l'auto-alignement et que le montage résultant possède une résistance mécanique limitée.

L'invention a pour but à la fois de remédier aux limitations de fréquence de fonctionnement inhérentes au procédé de montage "flip-chip" par soudage classique et d'échapper aux inconvénients du procédé par thermocompression.

Dans ce but, l'invention a pour objet un procédé de fabrication d'un module électronique ou optoélectronique comportant un composant actif monté sur une embase, une face du composant étant munie de plusieurs plots de contact prévus pour coopérer avec des zones de contact correspondantes disposées sur une face de l'embase, au moins un plot du composant ayant une première structure verticale de plot étant prévu pour être soudé au moyen d'un premier matériau de soudage à une zone de contact correspondante de l'embase ayant une première structure verticale de zone de contact, caractérisé en ce qu'il consiste :

- à concevoir ledit composant et ladite embase de sorte qu'au moins un autre plot du composant ayant une fonction électrique ait une seconde structure verticale de plot et soit prévu pour être soudé à une zone de contact correspondante de l'embase ayant une seconde structure verticale de zone de contact, les plot(s) et zone(s) ayant respectivement lesdites secondes structures de plot et de zone étant revêtus respectivement de seconds matériaux de soudage ayant chacun une température de fusion supérieure à celle du premier matériau de soudage, ces seconds matériaux étant aptes à être directement soudés ensemble par thermocompression à une température d'assemblage comprise entre la température de fusion du premier matériau de soudage et celle des seconds matériaux de soudage, les plot(s) et zone(s) de contact ayant respectivement les premières structures de plot et de zone ayant des dimensions telles que leur(s) soudage(s) par fusion dudit premier

matériau de soudage à ladite température d'assemblage produise une force résultante d'attraction réciproque entre le composant et l'embase qui assure ledit soudage par thermocompression des plot(s) et zone(s) de contact ayant
5 respectivement les secondes structures de plot et de zone,
- à mettre en appui le composant sur l'embase en plaçant en vis-à-vis respectivement lesdits plots et lesdites zones correspondantes, et
- à chauffer le composant et l'embase à ladite température
10 d'assemblage.

Ainsi, l'invention tire profit de l'observation que la valeur minimale de pression à exercer pour effectuer le soudage par thermocompression d'une partie des zones de contact de l'embase et de plots homologues du composant
15 nécessite en fait une force résultante qui peut être aisément dépassée par la résultante de forces d'attraction que d'autres zones de contact de l'embase munies de soudure peuvent exercer sur des plots homologues du composant.

On peut remarquer que les plots et zones de contact
20 prévus pour être soudés par thermocompression ont normalement une fonction électrique, mais ils ont aussi une fonction de positionnement vertical du composant par rapport à l'embase. Aussi, pour certains composants munis d'au moins trois plots à souder par thermocompression, il est possible
25 que ces plots suffisent pour réaliser le positionnement vertical. Si par contre leur nombre est insuffisant, des butées supplémentaires de positionnement devront être prévues. Dans ce cas, il est avantageux que ces butées aient la même structure que celle des plots servant aux
30 contacts électriques car les plots à fonction électrique et des plots à fonction purement mécanique peuvent être réalisés au cours d'étapes communes de fabrication du composant. Il en est de même pour les zones de contact homologues de l'embase.

35 Aussi, selon un mode de réalisation particulièrement adapté aux cas où le nombre de plots du composant ayant une

fonction électrique est petit, au moins un autre plot et une autre zone de contact correspondante ayant respectivement les secondes structures de plot et de zone ont seulement une fonction de positionnement du composant 5 par rapport à l'embase.

Dans ce cas, les plots ayant la seconde structure de plot présentent avantageusement une surface de contact identique. Cette dernière disposition permet en effet d'éviter des différences de comportements mécaniques selon 10 les plots et zones de contact lors de leurs soudages. Il en résulte une meilleure stabilité du composant par rapport à l'embase et un risque moindre d'appliquer à la puce des contraintes.

Généralement, pour obtenir une faible capacité, il 15 n'est pas nécessaire que toutes les électrodes d'un composant aient de faibles surfaces. Par exemple, dans le cas d'une photodiode de type p-i-n à structure "ridge", une faible capacité impose une faible surface de la couche active qui impose celle du "ridge". Mais pour conserver une 20 faible capacité après l'ajout des électrodes, il suffit que seule l'électrode surmontant la partie "ridge" soit de dimensions analogues à cette partie. Les autres électrodes pouvant être de plus grandes dimensions, elles peuvent être soudées de façon classique, c'est-à-dire au moyen du premier 25 matériau de soudage. Dans certains cas, il sera donc possible de mettre en œuvre le procédé selon l'invention au moyen de plots et de zones de contact correspondantes ayant respectivement les premières structures de plot et de zone, ces plots et zones ayant chacun une fonction électrique.

30 Dans les autres cas, et selon un mode particulier de réalisation selon l'invention, on prévoira qu'au moins un plot et une zone de contact correspondante ayant respectivement les premières structures de plot et de zone ont seulement une fonction d'attraction réciproque entre le 35 composant et l'embase.

L'invention concerne aussi un module électronique ou optoélectronique obtenu par le procédé défini ci-dessus.

Plus précisément, l'invention a aussi pour objet un module électronique ou optoélectronique comportant un composant actif monté sur une embase, une face du composant étant munie de plusieurs plots de contact coopérant avec des zones de contact correspondantes disposées sur une face de l'embase, au moins un plot du composant ayant une première structure verticale de plot étant soudé au moyen d'un premier matériau de soudage à une zone de contact correspondante de l'embase ayant une première structure verticale de zone de contact, caractérisé en ce qu'au moins un autre plot du composant ayant une fonction électrique a une seconde structure verticale de plot et est soudé à une zone de contact correspondante de l'embase ayant une seconde structure verticale de zone de contact, les plot(s) et zone(s) ayant respectivement lesdites secondes structures de plot et de zone étant revêtus respectivement de seconds matériaux de soudage ayant chacun une température de fusion supérieure à celle du premier matériau de soudage, ces seconds matériaux étant aptes à être directement soudés ensemble par thermocompression à une température d'assemblage comprise entre la température de fusion du premier matériau de soudage et celle des seconds matériaux de soudage, les plot(s) et zone(s) de contact ayant respectivement les premières structures de plot et de zone ayant des dimensions telles que leur(s) soudage(s) par fusion dudit premier matériau de soudage à ladite température d'assemblage produise une force résultante d'attraction réciproque entre le composant et l'embase qui assure ledit soudage par thermocompression des plot(s) et zone(s) de contact ayant respectivement les secondes structures de plot et de zone.

D'autres aspects et avantages de l'invention apparaîtront dans la suite de la description en référence aux figures.

- La figure 1 représente schématiquement un exemple de composant disposé au dessus d'une embase avant leur assemblage, conformément au procédé selon l'invention.

5 - La figure 2 représente schématiquement les structures verticales des zones et plots de contact du composant et de l'embase de la figure 1.

- La figure 3 représente les mêmes éléments après assemblage, conformément au procédé selon l'invention.

10

Le procédé selon l'invention sera illustré dans le cas particulier où le composant est une photodiode à haut débit. Pour des raisons de clarté, les proportions des dimensions n'ont pas été respectées sur les figures, mais des valeurs
15 de dimensions réelles applicables à cet exemple, seront indiquées à la fin de la présente description.

La figure 1 montre schématiquement en perspective cavalière la photodiode 1 placée au dessus d'une partie d'embase 2 avant assemblage pour former un module.

20

La face 1a de la photodiode 1 est placée en vis-à-vis de la face 2a de l'embase et on distingue la disposition des différents plots et zones de contact impliqués dans le procédé selon l'invention. La figure 2 montre plus en détail leurs structures. Selon une convention habituelle pour
25 décrire les différentes structures impliquées, la direction dite "verticale" désignera la direction perpendiculaire aux couches épitaxiales du composant et aux faces 1a et 2a du composant et de l'embase supposées parallèles.

La photodiode 1 est par exemple réalisée sur un
30 substrat en InP avec une couche épitaxiale 1b en InP dopé n sur laquelle est formée une structure active p-i-n classique délimitée dans une partie en saillie, habituellement appelée "ridge". Comme montré sur la figure 2, la structure p-i-n est formée essentiellement de la couche 1b, d'une couche
35 active 11 et d'une couche 12 en InP dopé p.

Les connexions électriques sont réalisées au moyen de deux plots P1, P'1 placées sur la couche 1b de part et d'autre du "ridge", et d'une électrode placée sur la couche 12 du "ridge". Cette dernière est constituée de couches de métallisation 13, S1, respectivement en platine et en or par exemple. Les plots P1, P'1 sont formés sur la couche 1b successivement d'une couche de titane 3, d'une couche de platine 4 et d'une couche d'or 5.

Les couches 3, 4, 5 des plots P1, P'1 constituent une première structure verticale de plot prévue pour un soudage par fusion de soudure. Le "ridge" recouvert des couches 13 et S1 constitue un autre plot désigné par P2, ayant une seconde structure verticale de plot prévue pour un soudage par thermocompression.

Comme la photodiode 1 ne possède qu'un seul plot P2 ayant une fonction électrique et destiné à un soudage par thermocompression, on a prévu deux plots supplémentaires P3, P'3 pour servir de butées de positionnement vertical. Les plots P3, P'3 ont la même structure verticale et les mêmes dimensions horizontales que le plot P2, mais ils n'ont pas de fonction électrique. Ainsi, les trois plots P2, P3, P'3, constituent trois butées disposées en triangle qui vont assurer la stabilité du composant sur l'embase.

L'embase 2 est par exemple constituée d'un matériau isolant tel que l'alumine. Sa face 2a est munie de zones de contact Z1, Z'1, Z2, Z3, Z'3 correspondant respectivement aux plots P1, P'1, P2, P3, P'3 du composant 1. Ces zones de contact sont disposées pour se trouver en vis-à-vis respectivement des plots homologues du composant lorsque la face 1a du composant est appliquée sur la face 2a de l'embase.

Les zones de contact peuvent avoir une première ou une seconde structure verticale correspondant respectivement à la première ou seconde structure verticale de plot décrite précédemment.

La première structure verticale est celle de la zone de contact Z1 montrée sur la figure 2. Les zones Z1 et Z'1 ont des structures identiques et sont prévues pour être soudées respectivement aux plots P1 et P'1 par fusion de soudure.

Selon l'exemple représenté, les zones de contact Z1 et Z'1 sont, à partir de l'embase 2, formées successivement d'une couche de titane 7, d'une couche de platine 8, d'une couche d'or 9, d'une seconde couche de titane 10 et d'une couche S en un alliage à base d'or et d'étain.

La seconde structure verticale montrée sur la figure 2 est celle de la zone de contact Z2. Les zones Z2, Z3, Z'3 ont des structures identiques et sont prévues pour être soudées respectivement aux plots P2, P3, P'3 par thermocompression.

Selon l'exemple représenté, les zones de contact Z2, Z3, Z'3 sont, à partir de l'embase 2, formées successivement d'une couche de titane 14, d'une couche de platine 15 et d'une couche d'or S2. Ces trois couches 14, 15, S2 définissant la seconde structure verticale de zone sont avantageusement les mêmes en compositions et épaisseurs respectivement que les trois premières couches 7, 8, 9 de la première structure, de façon à pouvoir être déposée au cours d'étapes de fabrication communes aux deux structures.

Les zones Z1, Z'1, Z2 de l'embase qui correspondent respectivement aux plots P1, P'1 et P2 ont une fonction électrique et sont par conséquent reliés respectivement à trois lignes électriques L1, L'1 et L2 disposées sur l'embase, comme on peut le voir sur la figure 1. La structure verticale de ces lignes est avantageusement identique à celle de la seconde structure des zones Z2, Z3, Z'3 car elles pourront être déposées au cours d'étapes de fabrication communes.

Les épaisseurs des différentes couches énumérées ci-dessus seront choisies selon les critères suivants. Les couches en titane ou en platine sont des couches

d'antidiffusion et d'accrochage habituelles, de faibles épaisseurs, typiquement entre 0,05 et 0,2 μm . La couche S1 aura une épaisseur suffisante, par exemple de 0,25 μm , pour permettre la thermocompression. Les épaisseurs des couches
5 5, 9, et S seront alors déterminées pour que les faces des plots et des zones homologues puissent entrer en contact lors de l'étape de fusion de la couche S.

Concernant les dimensions horizontales, celles du plot P2 sont fixées par celles du "ridge" de la photodiode qui
10 sont elles-mêmes conditionnées par la fréquence de coupure intrinsèque visée. Par exemple, pour un fonctionnement à 40 Gbit/s, on aura une longueur de ridge (dans la direction de propagation des ondes dans la structure) de l'ordre de 20 μm , pour une largeur de l'ordre de 5 μm . Pour assurer une
15 tolérance de positionnement, les dimensions horizontales de la zone Z2 seront choisies légèrement supérieures à celles du "ridge". On pourra adopter les mêmes dimensions horizontales pour les autres plots et zones de contact ayant respectivement les secondes structures de plot et de zone.

20 Les dimensions horizontales des plots P1, P'1 et zones de contact Z1, Z'1 ayant respectivement les premières structures de plot et de zone doivent suivre les règles suivantes. La surface de chaque plot doit d'abord être supérieure à celle de la zone homologue de façon à ce qu'il
25 y ait attraction réciproque lors de la fusion de la soudure les joignant. Ensuite, il faut que les surfaces des plots et des zones, et/ou leurs nombres soient suffisants pour créer une force résultante d'attraction entre le composant et l'embase qui assure le soudage des autres plots et zones de
30 contact par thermocompression.

Ainsi, dans l'exemple de la photodiode munie d'un ridge de 100 μm^2 , on pourra prévoir des zones de contact Z1 de forme carrées avec des côtés longs de 100 μm et des plots P1 également carrés avec des côtés longs de 150 μm .

35 Le procédé de fabrication selon l'invention se termine par l'opération d'assemblage. Elle consiste à mettre en

appui le composant 1 sur l' embase 2 en plaçant en vis-à-vis respectivement les plots et les zones correspondantes, et à chauffer le composant et l'embase à une température d'assemblage comprise entre la température de fusion du
5 matériau de soudage S, c'est-à-dire de l'alliage or/étain et celle des autres matériaux de soudage S1, S2, c'est-à-dire de l'or.

La fusion de l'alliage or/étain se produisant à 280°C et l'or fondant à plus de 1000°C, on pourra choisir une
10 température d'assemblage de l'ordre de 340°C.

Ainsi, en chauffant l'ensemble à cette température, la soudure S va fondre et mouiller toute la surface de la couche 5 en prenant une forme évasée comme représenté sur la figure 3, tout en exerçant une force d'attraction entre le
15 plot P1 et la zone Z1.

Le cas de la photodiode qui vient d'être décrit n'est bien sûr qu'un exemple d'application du procédé selon l'invention. L'invention peut aussi s'appliquer à de nombreux autres types de composants, et en particulier ceux
20 destinés à fonctionner à très haute fréquence et qui par conséquent nécessitent au moins une électrode de faible surface.

Typiquement, pour une photodiode devant fonctionner à 10 Gbit/s le plot P2 ayant la seconde structure de plot
25 devra présenter une surface de contact inférieure à 1000 μm^2 environ. Pour des débits à partir de 40 Gbit/s, cette surface de contact devra être inférieure à 150 μm^2 environ.

De même, les matériaux constitutifs des couches formant les plots et zones de contact sont des exemples non
30 limitatifs de mise en œuvre de l'invention.

D'une façon générale, dans le procédé selon l'invention, il importe seulement que le matériau constituant la couche S puisse constituer un premier matériau de soudage dont la température de fusion est
35 inférieure à celles des matériaux constituant les couches S1 et S2. D'autre part, ces derniers constituent des seconds

matériaux de soudage qui doivent être choisis pour pouvoir être directement soudés ensemble par thermocompression à une température d'assemblage comprise entre la température de fusion du premier matériau de soudage S et celle des seconds matériaux de soudage S1, S2. Le choix d'un alliage à base d'or et d'étain pour le premier matériau de soudage et de l'or pour les seconds répond bien aux conditions.

Revendications

- 1/ Procédé de fabrication d'un module électronique ou optoélectronique comportant un composant actif (1) monté sur
5 une embase (2), une face (1a) du composant étant munie de plusieurs plots de contact (P1, P'1, P2, P3, P'3) prévus pour coopérer avec des zones de contact correspondantes (Z1, Z'1, Z2, Z3, Z'3) disposées sur une face (2a) de l'embase, au moins un plot (P1, P'1) du composant ayant une première
10 structure verticale de plot étant prévu pour être soudé au moyen d'un premier matériau de soudage (S) à une zone de contact correspondante (Z1, Z'1) de l'embase ayant une première structure verticale de zone de contact, caractérisé en ce qu'il consiste :
- 15 - à concevoir ledit composant et ladite embase de sorte qu'au moins un autre plot (P2) du composant ayant une fonction électrique ait une seconde structure verticale de plot et soit prévu pour être soudé à une zone de contact correspondante (Z2) de l'embase ayant une seconde structure
20 verticale de zone de contact, les plot(s) et zone(s) (P2, Z2) ayant respectivement lesdites secondes structures de plot et de zone étant revêtus respectivement de seconds matériaux de soudage (S1, S2) ayant chacun une température de fusion supérieure à celle du premier matériau de soudage, ces seconds matériaux étant aptes à être directement soudés
25 ensemble par thermocompression à une température d'assemblage comprise entre la température de fusion du premier matériau de soudage (S) et celle des seconds matériaux de soudage (S1, S2), les plot(s) et zone(s) de
30 contact (P1, Z1) ayant respectivement les premières structures de plot et de zone ayant des dimensions telles que leur(s) soudage(s) par fusion dudit premier matériau de soudage à ladite température d'assemblage produise une force résultante d'attraction réciproque entre le composant et
35 l'embase qui assure ledit soudage par thermocompression des

plot(s) et zone(s) de contact (P2, Z2) ayant respectivement les secondes structures de plot et de zone,
- à mettre en appui le composant sur l' embase en plaçant en vis-à-vis respectivement lesdits plots et lesdites zones
5 correspondantes, et
- à chauffer le composant et l'embase à ladite température d'assemblage.

2/ Procédé selon la revendication 1, caractérisé en ce qu'au
10 moins un autre plot (P3, P'3) et une autre zone de contact correspondante (Z3, Z'3) ayant respectivement les secondes structures de plot et de zone ont seulement une fonction de positionnement du composant par rapport à l'embase.

15 3/ Procédé selon la revendication 2, caractérisé en ce que les plots (P2, P3, P'3) ayant ladite seconde structure de plot présentent une surface de contact identique.

4/ Procédé selon l'une des revendications 1 à 3, caractérisé
20 en ce qu'au moins un plot et une zone de contact correspondante ayant respectivement les premières structures de plot et de zone ont seulement une fonction d'attraction réciproque entre le composant et l'embase.

25 5/ Procédé selon l'une des revendications 1 à 4, caractérisé en ce que ledit premier matériau de soudage est un alliage à base d'or et d'étain.

6/ Procédé selon l'une des revendications 1 à 5, caractérisé
30 en ce que lesdits seconds matériaux de soudage (S1, S2) sont chacun l'or.

7/ Procédé d'assemblage selon l'une des revendications 1 à 6, caractérisé en ce que ledit plot (P2) ayant ladite
35 seconde structure de plot du composant présente une surface de contact inférieure à $1000 \mu\text{m}^2$.

8/ Procédé d'assemblage selon la revendication 7, caractérisé en ce que ledit plot (P2) ayant ladite seconde structure de plot du composant présente une surface de contact inférieure à $150 \mu\text{m}^2$.

9/ Module électronique ou optoélectronique comportant un composant actif (1) monté sur une embase (2), une face (1a) du composant étant munie de plusieurs plots de contact (P1, P'1, P2, P3, P'3) coopérant avec des zones de contact correspondantes (Z1, Z'1, Z2, Z3, Z'3) disposées sur une face (2a) de l'embase, au moins un plot (P1, P'1) du composant ayant une première structure verticale de plot étant soudé au moyen d'un premier matériau de soudage (S) à une zone de contact correspondante (Z1, Z'1) de l'embase ayant une première structure verticale de zone de contact, caractérisé en ce qu'au moins un autre plot (P2) du composant ayant une fonction électrique a une seconde structure verticale de plot et est soudé à une zone de contact correspondante (Z2) de l'embase ayant une seconde structure verticale de zone de contact, les plot(s) et zone(s) (P2, Z2) ayant respectivement lesdites secondes structures de plot et de zone étant revêtus respectivement de seconds matériaux de soudage (S1, S2) ayant chacun une température de fusion supérieure à celle du premier matériau de soudage, ces seconds matériaux étant aptes à être directement soudés ensemble par thermocompression à une température d'assemblage comprise entre la température de fusion du premier matériau de soudage (S) et celle des seconds matériaux de soudage (S1, S2), les plot(s) et zone(s) de contact (P1, Z1) ayant respectivement les premières structures de plot et de zone ayant des dimensions telles que leur(s) soudage(s) par fusion dudit premier matériau de soudage à ladite température d'assemblage produise une force résultante d'attraction réciproque entre le composant et l'embase qui assure ledit soudage par

thermocompression des plot(s) et zone(s) de contact (P2, Z2) ayant respectivement les secondes structures de plot et de zone.

- 5 10/ Module selon la revendication 9, caractérisé en ce que ledit composant actif (1) est un composant optoélectronique du type photodiode, ou modulateur électro-optique à électroabsorption, ou source laser à commande de modulation directe.

Fig 1

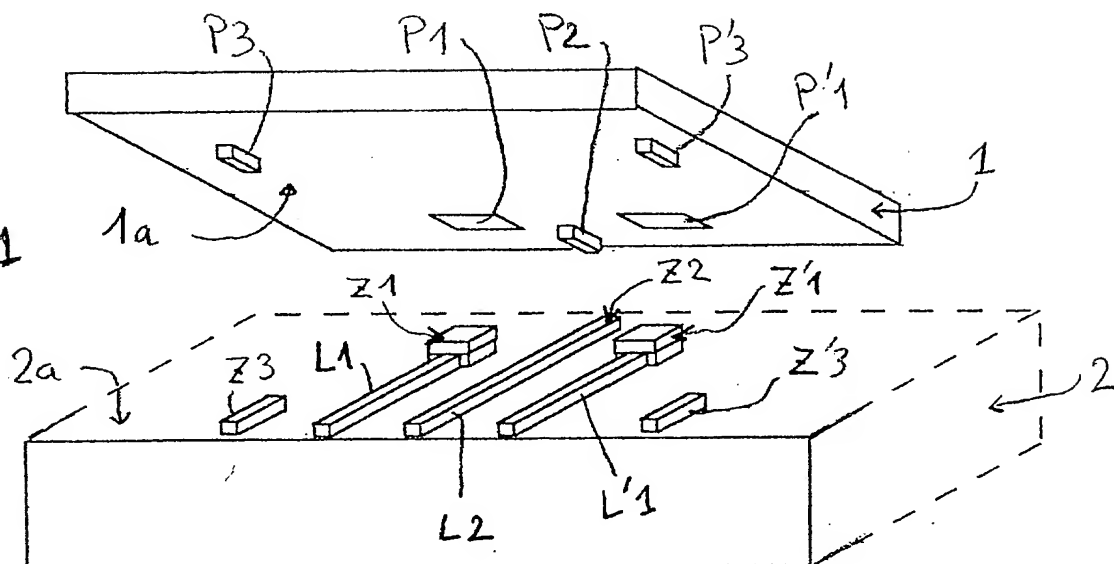


Fig 2

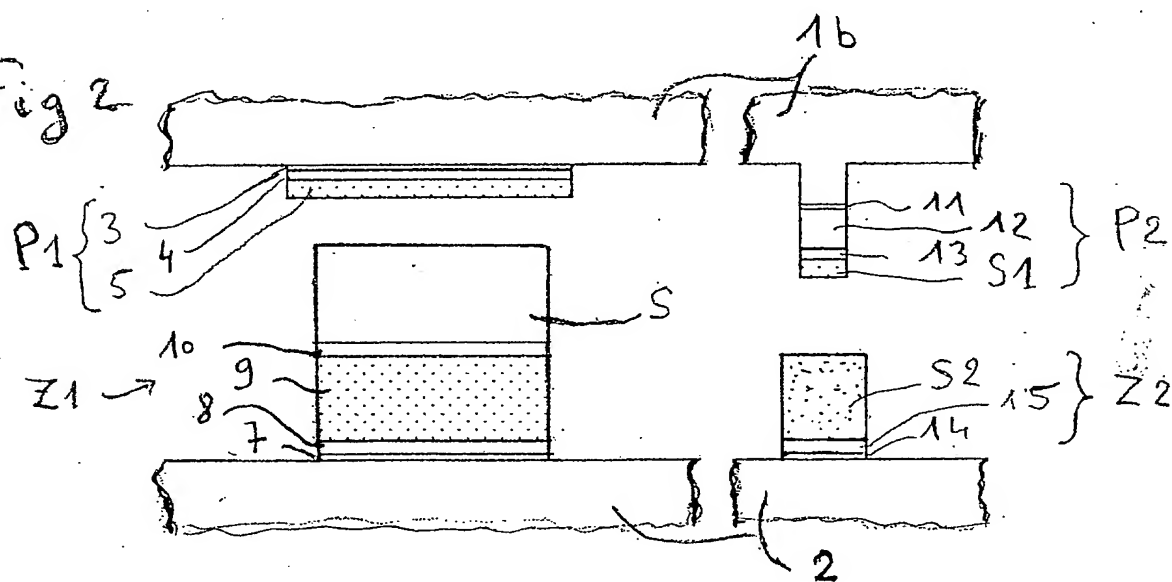
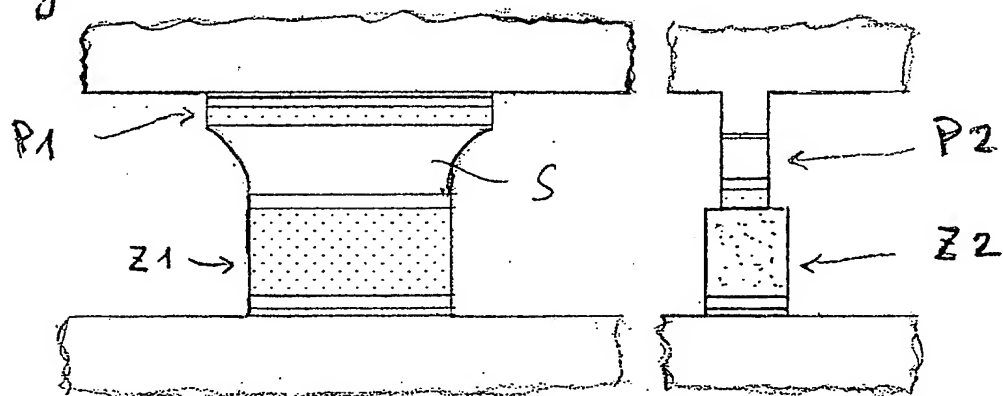


Fig 3



DÉPARTEMENT DES BREVETS

26 bis, rue de Saint Pétersbourg

75800 Paris Cedex 08

Téléphone : 01 53 04 53 04 Télécopie : 01 42 93 59 30

DÉSIGNATION D'INVENTEUR(S) Page N° .1./1..

(Si le demandeur n'est pas l'inventeur ou l'unique inventeur)

Cet imprimé est à remplir lisiblement à l'encre noire

DB 1139 126280

Vos références pour ce dossier <i>(facultatif)</i>		103825/RF/OOCD/TPM	
N° D'ENREGISTREMENT NATIONAL		02 15 331 14	
TITRE DE L'INVENTION (200 caractères ou espaces maximum) PROCÉDE DE FABRICATION D'UN MODULE ELECTRONIQUE COMPORTANT UN COMPOSANT ACTIF SUR UNE EMBASE			
LE(S) DEMANDEUR(S) : Société anonyme ALCATEL			
DESIGNE(NT) EN TANT QU'INVENTEUR(S) : (Indiquez en haut à droite «Page N° 1/1» S'il y a plus de trois inventeurs, utilisez un formulaire identique et numérotez chaque page en indiquant le nombre total de pages).			
Nom		GIRAUDET	
Prénoms		Louis	
Adresse	Rue	3 BIS, RUE D'ESTIENNE D'ORVES	
	Code postal et ville	92260	FONTENAY AUX ROSES, FRANCE
Société d'appartenance <i>(facultatif)</i>			
Nom			
Prénoms			
Adresse	Rue		
	Code postal et ville		
Société d'appartenance <i>(facultatif)</i>			
Nom			
Prénoms			
Adresse	Rue		
	Code postal et ville		
Société d'appartenance <i>(facultatif)</i>			
DATE ET SIGNATURE(S) DU DEMANDEUR(S) DU MANDATAIRE (Nom et qualité du signataire)		2 décembre 2002 Michel Robert FOURNIER 